

10.6 (Wed.)	基調講演	10:30-11:30
	JAXAの活動と宇宙機システム用VLSIの動向	
	独立行政法人宇宙航空研究開発機構(JAXA) 研究開発本部 電子部品・デバイス・材料グループ 上席開発員 久保山 智司 氏	
	チュートリアル	12:00-13:00
	必見!RTL設計の勘所	
	株式会社エッチ・ディー・ラボ 代表取締役 長谷川 裕恭 氏	
	スペシャルセッション	13:30-15:00
	「激論対談!“FPGAタックル”」 ー技術者が言いたい放題、FPGAに未来はあるのか?!ー	
	司 会:コニカミノルタテクノロジーセンター株式会社 システム技術研究所 佐藤 幸一 氏 アシスタント:宮城県企画情報産業振興室 小熊 博 氏 パネリスト:株式会社COMPAS 経営企画室 室長 荒井 雅 氏 エイシップ・ソリューションズ株式会社 代表取締役 社長 三上 廉司 氏 オーバートーン株式会社 取締役 開発部 井倉 将実 氏 SOSEI Tech株式会社 代表 秋谷 貞男 氏	
	出展者講演	
15:30-15:40 株式会社アルティマ		
15:45-15:55 株式会社シャンテリー		
16:00-16:10 オーバートーン株式会社		
16:15-16:25 CMエンジニアリング株式会社		
エグゼクティブ招待講演	16:45-17:30	
ものづくりの潮流の変化ープログラマビリティの必然		
ザイリンクス株式会社 代表取締役社長 サム ローガン 氏		
10.7 (Thu.)	チュートリアル	10:30-11:30
	開発をスムーズにする為のFPGA選定方法	
	ディー・クルー・テクノロジーズ株式会社 プラットフォーム開発統括部 プラットフォームシステム開発部 部長 長澤 達也 氏	
	出展者講演	
	11:45-11:55 三栄ハイテックス株式会社	
	12:00-12:10 株式会社グラフィン	
	エグゼクティブ招待講演	12:45-13:30
	YESTERDAY's FPGA IS TODAY's SOC: More Flexible, More Secure, More Valuable	
	アクテル・コーポレーション マーケティング/ビジネス開発担当副社長 リッチ・カプスタ 氏	
	出展者講演	
13:45-13:55 株式会社キーストンテクノロジー		
14:00-14:10 三菱電機マイコン機器ソフトウェア株式会社		
14:15-14:25 ラティスセミコンダクター株式会社		
チュートリアル	14:45-15:45	
低電力設計のための回路設計ノウハウ、トラブル回避手法とFPGA化 ーローパワーを実現する高能率回路の設計法ー		
ミカミ設計コンサルティング 代表 三上 廉司 氏		
出展者講演		
16:00-16:10 有限会社ライムシステムズ		
16:15-16:25 株式会社セプト		
エグゼクティブ招待講演	16:45-17:30	
ラティス社が拓く新しいPLDの世界ーMixed Signal, Low powerー		
ラティスセミコンダクター株式会社 代表取締役 山本 好充 氏		
10.8 (Fri.)	チュートリアル	10:30-11:30
	FPGAで高精度グラフィック・コントローラは実現できるのか? ーベンチャー企業ならではのFPGA活用法ー	
	ユーフォニック・テクノロジー株式会社 取締役 技術本部長 増田 慎治 氏	
	出展者講演	
	11:45-11:55 株式会社ケイ・オール	
	12:00-12:20 東京エレクトロデバイス株式会社	
	エグゼクティブ招待講演	12:45-13:30
	低消費電力FPGAとSilicon Blue戦略	
	SiliconBlue Technologies Japan G.K. 日本担当ゼネラルマネージャー 佐藤 秋彦 氏	
	出展者講演	
13:45-13:55 株式会社ミッシュインターナショナル		
14:00-14:10 富士通エレクトロニクス株式会社		
14:15-14:25 富士ソフト株式会社		
チュートリアル	14:45-15:45	
ものづくりから見たFPGA基板の品質安定化		
セイルエレクトロニクスジャパン 赤塚 正志 氏		
出展者講演		
16:00-16:10 日本イヴ株式会社		
16:15-16:25 アルテック・ジャパン株式会社		
特別講演	16:45-17:30	
最新FPGA研究事情		
国立大学法人熊本大学 大学院自然科学研究科 准教授 飯田 全広 氏		